



国立高等専門学校機構  
大分工業高等専門学校

氏名	西村 俊二		
ローマ字 姓(大)名(小)	NISHIMURA Shunji		
所属学科	情報工学科	職名	講師
最終学歴	熊本大学大学院自然科学研究科博士後期課程修了		
学位	博士 (工学)		
所属学会	IEEE		
研究分野	コンピュータ・システムに関する形式手法・形式検証		
研究テーマ	定理証明手法を用いたコンピュータ・システムの網羅的検証 定理証明ハードウェア記述言語の提案 定理証明プログラミング言語の応用		
<b>主な研究業績 (著書, 論文等)</b>			
[1] <u>Shunji Nishimura</u> , Motoki Amagasaki, Morihiko Kuga, Masahiro Iida and Toshinori Sueyoshi, ``Theorem-proving Verification for Asynchronous Circuits,`` International Journal of Innovative Computing, Information and Control, Volume 12, Number 3, pp.761-778, Jun. 2016, 査読有			
[2] <u>Shunji Nishimura</u> , Motoki Amagasaki and Toshinori Sueyoshi, ``Theorem-proving Verification of Multi-clock Synchronous Circuits on Multimodal Logic,`` Proc. of the 20th Workshop on Synthesis And System Integration of Mixed Information technologies (SASIMI), pp.211-212, Oct. 2016, 査読有			
[3] <u>Shunji Nishimura</u> , Motoki Amagasaki and Toshinori Sueyoshi, ``Generalized Isomorphism between Synchronous Circuits and State Machines,`` Proc. of the 30th International Technical Conference on Circuits/Systems, Computers and Communications (ITC-CSCC 2015), pp.522-525, Jun. 2015, 査読有			
<b>学術関係の受賞歴</b>			
なし			
<b>社会活動</b>			
なし			
<b>技術相談・協力できるテーマ</b>			
ハードウェア設計、HDL(ハードウェア記述言語) FPGA (書き換え可能なハードウェア) 組込みシステム開発			